



KARTA OPISU PRZEDMIOTU - SYLABUS

Nazwa przedmiotu

Struktury wbudowane [S2EiT1-ESPIO>SW]

Przedmiot

Kierunek studiów

Elektronika i telekomunikacja

Rok/Semestr

1/2

Studia w zakresie (specjalność)

Elektroniczne systemy programowalne i optotelekomunikacja

Profil studiów

ogólnoakademicki

Poziom studiów

drugiego stopnia

Język oferowanego przedmiotu

polski

Forma studiów

stacjonarne

Wymagalność

obieralny

Liczba godzin

Wykład

30

Laboratorium

30

Inne (np. online)

0

Ćwiczenia

0

Projekty/seminaria

0

Liczba punktów ECTS

4,00

Koordynatorzy

dr inż. Krzysztof Arnold

krzysztof.arnold@put.poznan.pl

Wykładowcy

Wymagania wstępne

Student posiada uporządkowaną i podbudowaną matematycznie wiedzę z podstaw teorii obwodów, niezbędną do zrozumienia, analizy i oceny działania obwodów elektrycznych. Dysponuje podstawową wiedzą o układach analogowych oraz kombinacyjnych i sekwencyjnych układach cyfrowych. Umie wykorzystywać podstawowe przyrządy pomiarowe. Potrafi pozyskiwać informacje z literatury w języku polskim i angielskim. Rozumie konieczność poszerzania własnej wiedzy i jest odpowiedzialny. Zachowuje się aktywnie na zajęciach i systematycznie rozwiązuje napotkane problemy.

Cel przedmiotu

Przedstawienie kierunków i postępu integracji układów półprzewodnikowych w strukturach mikroprocesorowych. Poznanie i zrozumienie organizacji systemów wbudowanych. Poznanie zasady działania, właściwości i perspektyw rozwojowych wbudowanych układów peryferyjnych. Opanowanie umiejętności programowania modułów systemowych integrowanych w mikrokontrolerach oraz umiejętności uruchamiania i wykorzystania warstwy sprzętowej i programowej mikrokontrolerów.

Przedmiotowe efekty uczenia się

Wiedza:

Ma uporządkowaną wiedzę w zakresie integracji i architektury zasobów w strukturach mikroprocesorowych. Rozumie zasady działania i tryby pracy wbudowanych modułów systemowych. Ma podstawową wiedzę w zakresie programowania, uruchamiania i wykorzystania zasobów współczesnych mikrokontrolerów. Posiada wiadomości o trendach rozwojowych dotyczących mikrokontrolerów.

Umiejętności:

Potrafi wykorzystywać dane źródłowe oraz interpretować i integrować nowe informacje, dotyczące modułów i systemów wbudowanych. Umie analizować działanie struktur wbudowanych. Potrafi projektować systemy mikroprocesorowe, korzystając kreatywnie z modułów wbudowanych w struktury mikrokontrolerów i możliwości oferowanych przez nowe technologie. Umie analizować warianty projektowanej aplikacji pod kątem podziału zadań między sprzęt i oprogramowanie, doboru elementów, złożoności rozwiązania i kosztów. Posiada umiejętność tworzenia oprogramowania oraz uruchamiania modułów i systemów wbudowanych z wykorzystaniem assemblera.

Kompetencje społeczne:

Potrafi pracować w zespole i kreatywnie włączać się do prac projektowych dotyczących systemów wbudowanych. Dostrzega zmiany wynikające z postępu technologicznego i rozumie konieczność uaktualniania wiedzy i ciągłego podnoszenia kompetencji zawodowych. Ma poczucie odpowiedzialności za rozwijane projekty.

Metody weryfikacji efektów uczenia się i kryteria oceny

Efekty uczenia się przedstawione wyżej weryfikowane są w następujący sposób:

Egzamin pisemny i/lub ustny koocowy weryfikuje wiedzę i zrozumienie w zakresie treści wykładu. Zawiera pytania problemowe otwarte o zróżnicowanej punktacji. Ocena koocowa z egzaminu: poniżej 50% liczby punktów możliwych do uzyskania - 2,0; od 50% - 3,0; od 60% - 3,5; od 70% - 4,0; od 80% - 4,5; od 90% - 5,0.

Ocena koocowa z laboratorium jest średnią arytmetyczną ważoną ocen za realizację zadań podstawowych i dodatkowych (przygotowanie do kolejnych zadań, zachowanie, zaangażowanie, utrwalanie umiejętności) oraz ocen za sprawozdania indywidualne lub zespołowe, zamykające zadania. Wagę określa się na zajęciach wprowadzających. Zadania dodatkowe weryfikują umiejętności przy ubieganiu się o zaliczenie laboratorium lub podwyższenie oceny. Mogą obejmować kolokwium pisemne lub ustne. Skala dla ocen koocowych: do 2,75 włącznie - 2,0; powyżej 2,75 - 3,0; powyżej 3,25 - 3,5; powyżej 3,75 - 4,0; powyżej 4,25 - 4,5; powyżej 4,75 - 5,0. Zaliczenie poprawkowe laboratorium obejmuje część praktyczną i kolokwium pisemne lub ustne.

Treści programowe

Wykład. Układy scalone LSI i VLSI. Integracja zasobów w strukturach układów scalonych. Architektura rdzenia AVR. Zadania modułów wbudowanych w strukturach mikrokontrolerów RISC z rdzeniem AVR. Dystrybucja sygnałów zegarowych. Restart jednostki centralnej. Inicjalizacja modułów w strukturze mikrokontrolera. Organizacja, uaktywnianie i obsługa systemu przerwa. Architektura i tryby pracy wbudowanych liczników /timerów. Architektura, tryby pracy i obsługa wbudowanych modułów USART. Moduły interfejsów TWI i SPI. Moduł ADC w strukturze mikrokontrolera. Komunikacja wbudowanych modułów z otoczeniem mikrokontrolera.

Laboratorium: Środowisko programistyczne i narzędzia do symulacji działania modułów w strukturze mikrokontrolera AVR. Inicjalizacja i uruchamianie modułów wbudowanych przy użyciu narzędzi symulacyjnych. Programowanie i uruchamianie modułów I/O mikrokontrolera w systemach docelowych. Wykorzystanie mikroprocesorowych zestawów ewaluacyjnych. Współpraca modułów I/O mikrokontrolera z otoczeniem. Łączność przewodowa i bezprzewodowa. Transmisja przewodowa na poziomie TTL i w standardzie RS232C. Obsługa czujników z wyjściem analogowym i cyfrowym. Projektowanie i uruchamianie prostych systemów kontrolno-pomiarowych z wykorzystaniem struktury mikrokontrolerów AVR.

Metody dydaktyczne

Wykład z prezentacją multimedialną, wspomagany dyskusją problemową i przykładami na tablicy. Laboratorium: realizacja zadań problemowych podanych przez prowadzącego i weryfikacja wyników z wykorzystaniem środowiska programistycznego i zestawów uruchomieniowych, włączanie metod

współpracy zespołów.

Literatura

Podstawowa

1. Andrzej Pawluczuk: Sztuka programowania mikrokontrolerów AVR. Przykłady. Wyd. BTC, Warszawa 2007
 2. Rafał Baranowski: Mikrokontrolery AVR ATmega w praktyce. Wyd. BCT, Warszawa 2005
 3. ATmega16A. 8-bit AVR Microcontroller with 16K Bytes In-System Programmable Flash. Datasheet, Atmel Corporation 2014
 4. Jacek Bogusz: Lokalne interfejsy szeregowy w systemach cyfrowych. Wyd. BCT, Warszawa 2004
- ### Uzupełniająca
1. Paweł Hadam: Projektowanie systemów mikroprocesorowych. Wyd. BTC, Warszawa 2004
 2. ATmega128A. 8-bit AVR Microcontroller Datasheet Complete. Atmel Corporation 2015
 3. ATmega8A, mega AVR Data Sheet. 2020 Microchip Technology Inc.
 4. ATtiny2313A-4313A. 8-bit AVR Microcontroller with 2/4K Bytes In-System Programmable Flash. Atmel Corporation 2014
 5. Jacek Bogusz: Moduły GSM w systemach mikroprocesorowych. Wyd. BCT, Warszawa 2007

Bilans nakładu pracy przeciętnego studenta

| | Godzin | ECTS |
|--|--------|------|
| Łączny nakład pracy | 100 | 4,00 |
| Zajęcia wymagające bezpośredniego kontaktu z nauczycielem | 70 | 3,00 |
| Praca własna studenta (studia literaturowe, przygotowanie do zajęć laboratoryjnych/ćwiczeń, przygotowanie do kolokwium/egzaminu, wykonanie projektu) | 30 | 1,00 |